



**CLARIPHY ARGENTINA SA**, empresa radicada en la Ciudad de Córdoba y dedicada al diseño y desarrollo de circuitos integrados para telecomunicaciones ópticas

*INCORPORA A SU EQUIPO*

INGENIEROS ELECTRÓNICOS,  
INGENIEROS EN TELECOMUNICACIONES, e INGENIEROS EN  
COMPUTACIÓN.

*PARA DESARROLLARSE EN LAS ÁREAS DE*

DISEÑO FÍSICO

(mira en detalle los perfiles de los puestos en la página siguiente)

*SE OFRECE PARA LA CONTRATACIÓN*

- Incorporación Inmediata. Contratación efectiva y directa.
- Participación en proyectos de vanguardia tecnológica de escala mundial.
- Salarios competitivos e importantes beneficios sociales.
- Amplias oportunidades de desarrollo profesional.
- Capacitación en todo lo que implica crear un chip en tecnología CMOS.- Excelente Clima laboral y espacio de alto confort.

En caso de estar interesados, enviar CV actualizado incluyendo historia académica a [rrhh@clariphy.com.ar](mailto:rrhh@clariphy.com.ar) , [aaguirre@inphi.com](mailto:aaguirre@inphi.com) ó [4lejandro@gmail.com](mailto:4lejandro@gmail.com)

Para más información, visita nuestro sitio [www.ClariPhy.com.ar](http://www.ClariPhy.com.ar).-

---

## **INGENIERO ÁREA DE DISEÑO FÍSICO**

Tarea principal: Implementación y verificación física de SoC's (System-on chip's) utilizando tecnología CMOS; desarrollar o mejorar los flujos de diseño VLSI existentes o crear nuevos flujos si fuese necesario. Manejar herramientas EDA como Synopsys/ Cadence/ Mentor, Scripting como TCL y Lenguajes de consolas UNIX como Awk, Bash, Csh. Será responsable de estimaciones de potencia y complejidad de chips antes de que estos sean fabricados. También será responsable por llevar a cabo todas las tareas encomendadas para cumplir el cronograma del proyecto en el que sea asignado.

### Se requiere:

- Graduado de la Carrera de Ingeniería Electrónica, Ingeniería en Computación. Excluyente.
- Experiencia en diseño digital o analógico. A nivel de componentes discretos o integrados.
- Comprender lenguaje RTL, tener experiencia en síntesis de código RTL o VHDL, experiencia síntesis de circuitos en FPGA's. (No Excluyente) - Haber trabajado con software sobre sistemas Linux.
- Tener conocimientos de lenguajes de programación como TCL/Perl/bash
- Facilidad de aprender sobre tecnologías de avanzada, lenguajes de programación, conceptos nuevos de micro y nanoelectrónica.
- Debe comprender los conceptos de layout digital y diseño físico de circuitos integrados. Experiencia en diseño digital o analógico (no excluyente).
- Comprensión de conceptos como place and route, timing closure, crosstalk, análisis de ruido, IR drop. Preferentemente con experiencia en estas áreas (no excluyente).
- Actitud para encarar proyectos de alta tecnología y alta complejidad.- Manejo del idioma Inglés (lectura y comprensión).