

# 4<sup>ta</sup> escuela de sistemas embebidos

 Asociación Civil para la Investigación, Promoción y Desarrollo de los Sistemas Electrónicos Embebidos

 Red Universitaria de Sistemas Embebidos

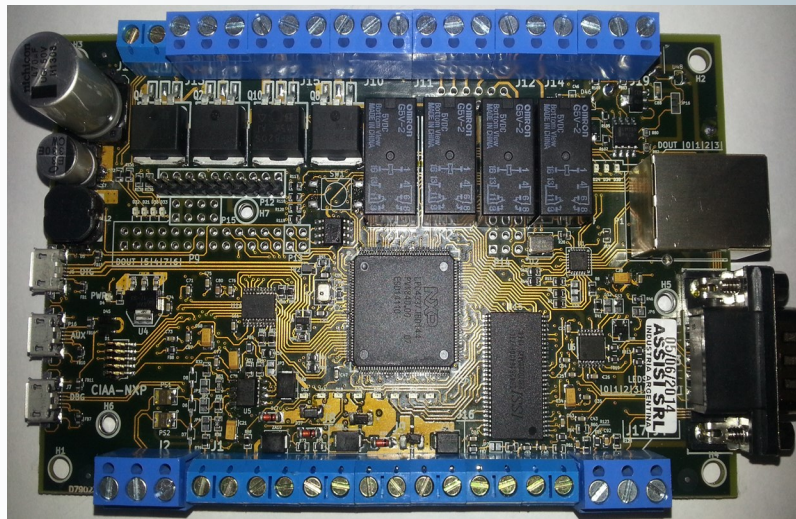
 UNIVERSIDAD NACIONAL DE SAN LUIS

 Facultad de Ciencias Físico, Matemáticas y Naturales Universidad Nacional de San Luis

 DEPARTAMENTO DE INFORMÁTICA Facultad de Ciencias Físico-Matemáticas y Naturales Universidad Nacional de San Luis

 DEPARTAMENTO DE FÍSICA Facultad de Ciencias Físico-Matemáticas y Naturales Universidad Nacional de San Luis

 **LEIS**  
Laboratorio de Electrónica, Investigación y Servicios



13 al 17 de abril de 2015  
Ciudad de La Punta, San Luis

## CURSOS:

- ★ Arquitectura y Programación de Microcontroladores de 32 bits (nivel 1)
- ★ Arquitectura y Programación de Microcontroladores de 32 bits (nivel 2)
- ★ RTOS y aplicaciones usando la CIAA-firmware
- ★ Procesamiento Digital de Señales y Aplicaciones Embebidas en FPGA. Herramientas de Diseño de Sistemas, Simulación y Síntesis.

## FECHA y LUGAR:

Del 13 al 17 de abril de 2015 en el Complejo Arenas de La Punta, ciudad de La Punta, San Luis, Argentina

## DESTINATARIOS:

Ingenieros en Electrónica o en Sistemas, Licenciados en Informática y afines. Se dispone de 80 plazas (con prioridad para los docentes de unidades académicas de la RUSE y reserva de 5 plazas para profesionales de la industria).

## PRE-INSCRIPCIÓN E INFORMES:

Hasta el 13/3/2015 en <http://goo.gl/DwiygV>

## CONSULTAS:

[sergio.sfhv@gmail.com](mailto:sergio.sfhv@gmail.com)

